

# Gujarat Technological University

## Diploma Engineering C to D Bridge Course Examination

Subject Code: C321102

Date: 08-06 -2015

Subject Name: ELECTRONICS NETWORKS

Time: 10:30 AM TO 12:00 PM

Total Marks: 70

**Instructions:**

1. Attempt all questions.
2. Make suitable assumption wherever necessary.
3. Each question is of 1 mark.
4. Use of SIMPLE CALCULATOR is permissible. (Scientific/Higher Version not allowed)
5. English version is authentic.

No. Question Text and Option. પ્રશ્ન અને વિકલ્પો.

## Unit of inductance

- |           |                  |
|-----------|------------------|
| 1. A. Ohm | B. Faraday       |
| C. Henry  | D. None of these |

ઇન્ડક્ટન્સ નો એકમ

- |            |                         |
|------------|-------------------------|
| 1. A. ઓહ્મ | B. ફેરાડે               |
| C. હેન્રી  | D. અહીં આપેલા એકપણ નહીં |

## Unit of capacitance

- |             |            |
|-------------|------------|
| 2. A. Henry | B. Faraday |
| C. Ohm      | D. Ampere  |

ક્રેચીટન્સ નો એકમ

- |              |            |
|--------------|------------|
| 2. A. હેન્રી | B. ફેરાડે  |
| C. ઓહ્મ      | D. એમ્પીયર |

## Energy stored in inductor is

- |                              |                           |
|------------------------------|---------------------------|
| 3. A. $W = \frac{1}{2} Li^2$ | B. $W = \frac{1}{2} Cv^2$ |
| C. $W = \frac{1}{2} CL^2$    | D. None of these          |

ઇન્ડક્ટર મા સંગાળ થયેલી ઊર્જા

- |                              |                           |
|------------------------------|---------------------------|
| 3. A. $W = \frac{1}{2} Li^2$ | B. $W = \frac{1}{2} Cv^2$ |
| C. $W = \frac{1}{2} CL^2$    | D. અહીં આપેલા એકપણ નહીં   |
4. Energy stored in capacitor is

- A.  $W=1/2 CL^2$       B.  $W=1/2 Cv^2$   
 C.  $W=1/2 Li^2$       D. None of these

કેપેસીટરમા સંગહ થયેલી ઉજી

૪. A.  $W=1/2 CL^2$       B.  $W=1/2 Cv^2$   
 C.  $W=1/2 Li^2$       D. અહીં આપેલા એકપણ નહીં

As the number of resistors increase in parallel, the total resistance is

૫. A. Constant      B. Increase  
 C. Decrease      D. None of these

પેરેલલ મા રેજિસ્ટર ની સંખ્યા વધારવામા આવે તો કુલ રેજિસ્ટરન્સ

૬. A. અચળ      B. વધે  
 C. ઘટે      D. અહીં આપેલા એકપણ નહીં

When  $R_1=30 \Omega$  and  $R_2=20 \Omega$  connected in series, what is total resistance?

૭. A.  $60 \Omega$       B.  $600 \Omega$   
 C.  $10 \Omega$       D.  $50 \Omega$

જ્યારે  $R_1=30 \Omega$  અને  $R_2=20 \Omega$  સીરીઝ મા જોડવામા આવે તો કુલ રેજિસ્ટરન્સ શુ?

૮. A.  $60 \Omega$       B.  $600 \Omega$   
 C.  $10 \Omega$       D.  $50 \Omega$

When  $C_1=20 F$  and  $C_2=40 F$  connected in parallel, what is total capacitance?

૯. A.  $800 F$       B.  $20 F$   
 C.  $60 F$       D.  $2 F$

જ્યારે  $C_1=20 F$  અને  $C_2=40 F$  પેરેલલ મા જોડવામા આવે તો કુલ કેપેસીટન્સ શુ?

૧૦. A.  $800 F$       B.  $20 F$   
 C.  $60 F$       D.  $2 F$

Any closed path in network is called \_\_\_\_\_?

૧૧. A. Branch      B. Loop  
 C. Node      D. Mesh

નેટ્વર્ક ની અંદર બંધ પરીપથ ને \_\_\_\_\_ કહેવાય?

૧૨. A. બ્રાન્ચ      B. લૂપ  
 C. નોડ      D. મેશ

Which is active element?

૧૩. A. Resistor      B. Inductor  
 C. Capacitor      D. Voltage source

એકટીવ ઘટક કયો?

૧૪. A. અવરોધ      B. ઇન્ડક્ટર  
 C. કેપેસીટર      D. વોલટેજ સોર્સ

Which is passive element?



## પેસીવ ઘટક કયો?

૧૦. A. વોલટેજ સોર્સ B. કર્યા સોર્સ  
C. બંઝે એ અને બ D. કેપેસીટર

Dual of inductance is



ઇન્કટન્સ નુ ડયુલ

૧૧. A. કેપેસીટન્સ B. રેજિસ્ટરન્સ  
C. કન્ડકટન્સ D. વોલ્ટેજ

Dual of voltage is



ପିଲେଙ୍କ ଏ ଦ୍ୟାଳ

੧੨. A. ਰੇਝਿਸਟਰੇਸ਼ਨਸ B. ਇਨਕਟਨਸ  
C. ਸੱਤ D. ਸੱਤ ਦੁਆਰੇ

Principle of duality means changing of variables



પિંડિપલ ઓક ઇયઆલીટી એટલે ચેન્ઝિંગ ઓક વેરીયેબલ..



used in mesh analysis?



નો ઉપયોગ મેસ એનાદિસીસ મા થાય છે?

૧૪. A. કેવીએલ B. કેસીએલ  
C. કિમર રલ D. અહીં આપેલા એકપણ નથી

is used in node analysis?



નો ઉપયોગ મેસ એનાદિસીસ મા થાય છે?

૧૫. \_\_\_\_\_ ના ઉપરાજ માત્ર જગતાના ના વાપ છે?

C. કેસીએલ D. અહીં આપેલા એકપણ નહીં

Mesh analysis is applicable to

16. A. Network B. Planner network  
C. Symmetric network D. Asymmetric network

મેસ એનાલિસીસ ક્યા લાગુ પાડવામા આવે?

૧૬. A. નેટવર્ક B. પ્લાનર નેટવર્ક  
C. સીમેટ્રીક નેટવર્ક D. એસીમેટ્રીક નેટવર્ક

Dual of KVL is

17. A. KCL B. Mesh analysis  
C. Node analysis D. None of these

કેવીએલ નું ડયુલ

૧૭. A. કેસીએલ B. મેસ એનાલિસીસ  
C. નોડ એનાલિસીસ D. અહીં આપેલા એકપણ નહીં

KVL is applicable to

18. A. DC only B. AC only  
C. Both A & B D. None of these

કેવીએલ કોને લાગુ પાડી શકાય?

૧૮. A. ફક્ત ડીસી B. ફક્ત એસી  
C. બંજો અ અને બ D. અહીં આપેલા એકપણ નહીં

Thevenin's equivalent circuit consist of

- A. Voltage source with series resistance B. A single current source and A single voltage source  
19. C. Current source with parallel resistance D. Voltage source with parallel resistance

થેવેનિન્સ ઇકવીવેલેન્ટ સર્કીટ શેની બનેલી હોય છે?

૨૦. A. વોલ્ટેજ સોર્સ વીથ સીરીઝ રેજિસ્ટરન્સ B. સીંગાલ કરંટ સોર્સ અને સીંગાલ વોલ્ટેજ સોર્સ  
C. કરંટ સોર્સ વીથ પેરેલલ રેજિસ્ટરન્સ D. વોલ્ટેજ સોર્સ વીથ પેરેલલ રેજિસ્ટરન્સ

Superposition theorem is applicable to network having

20. A. Linear element B. Bilateral element  
C. None linear element D. Both A & B

સુપરપોઝિસન થિયરમ ઇજ એપ્લિકેબલ ટુ નેટવર્ક હેવિગ

૨૦. A. લીનીયર એલીમેન્ટ B. બાયલેટરલ એલીમેન્ટ  
C. નોન લીનીયર એલીમેન્ટ D. બંજો અ અને બ

21. Norton's equivalent circuit consist of

- A. Ideal voltage source and parallel resistor      B. Ideal current source and parallel resistor
- C. Ideal current source and a series resistor      D. All of these

નોરોન્સ ઇકવીવેલેટ સર્કીટ શેની બનેલી હોય છે?

- A. આઇડીયલ વૉલ્ટેજ સોર્સ અને પેરેલલ રેજિસ્ટર  
B. આઇડીયલ કરંટ સોર્સ અને પેરેલલ રેજિસ્ટર
- C. આઇડીયલ કરંટ સોર્સ અને સીરીઝ રેજિસ્ટર      D. અહીં આપેલા બધા જ

Maximum power transfer takes place when a load impedance is

- A. Equal to the complex conjugate of source impedance      B. Equal to source impedance
- C. Both A & B      D. None of these

મહત્મ પાવર ત્યારે જ ટ્રાન્સફર થાય જ્યારે લોડ ઇમ્પીડન્સ બરાબર

- A. ઇકવલ ટુ કોમપ્લેક્ષ કોંજ્યુગેટ      B. બરાબર સોર્સ ઇમ્પીડન્સ ઓફ સોર્સ ઇમ્પીડન્સ
- C. બંન્ધે અ અને બ      D. અહીં આપેલા એકપણ નહીં

According to Thevenin's theorem, load current ( $I_L$ ) is given by

- A.  $V_{th}/R_L$       B.  $V_{th}/(I+R_L)$
- C.  $V_{th}/R_{th} + R_L$       D. None of these

થૈવેનિન થીયરમ પ્રમાણે, લોડ કરંટ( $I_L$ ) ક્યા સૂત્ર દ્વારા આપવામા આવે છે?

- A.  $V_{th}/R_L$       B.  $V_{th}/(I+R_L)$
- C.  $V_{th}/R_{th} + R_L$       D. અહીં આપેલા એકપણ નહીં

According to Norton's theorem, load current ( $I_L$ ) is given by

- A.  $I_{sc} \times (R_{eq}/R_{eq} + R_L)$       B.  $I_{sc} \times (V_{th}/R_L)$
- C.  $I_{sc} \times (V_{th} + R_L)/ R_L$       D. None of these

નોરોન્સ થીયરમ પ્રમાણે, લોડ કરંટ( $I_L$ ) ક્યા સૂત્ર દ્વારા આપવામા આવે છે?

- A.  $I_{sc} \times (R_{eq}/R_{eq} + R_L)$       B.  $I_{sc} \times (V_{th}/R_L)$
- C.  $I_{sc} \times (V_{th} + R_L)/ R_L$       D. અહીં આપેલા એકપણ નહીં

Find out  $I_L$  for Thevenin's theorem,  $V_{th}=10$  V,  $R_{th}=2$   $\Omega$ ,  $R_L= 8$   $\Omega$

- A. 1 A      B. 2 A
- C. 1.5 A      D. 3 A

થૈવેનિન થીયરમ ના ઉપયોગથી  $I_L$  શોધો,  $V_{th}=10$  V,  $R_{th}=2$   $\Omega$ ,  $R_L= 8$   $\Omega$

- A. 1 A      B. 2 A
- C. 1.5 A      D. 3 A

Dual of resistance is

- |     |                |                  |
|-----|----------------|------------------|
| 26. | A. Inductance  | B. Capacitance   |
|     | C. Conductance | D. None of these |
- રેઝસ્ટન્સ નું ડ્યુલ  
રેઝસ્ટન્સ નું ડ્યુલ
- |     |               |                         |
|-----|---------------|-------------------------|
| ૨૬. | A. ઇન્ડક્ટન્સ | B. કેપેસીટન્સ           |
|     | C. કન્ડક્ટન્સ | D. અહીં આપેલા એકપણ નહીં |

Dual of series connection is

- |     |                        |                     |
|-----|------------------------|---------------------|
| 27. | A. Parallel connection | B. Delta connection |
|     | C. Star connection     | D. None of these    |
- સીરીઝ જોડાણ નું ડ્યુલ  
સીરીઝ જોડાણ નું ડ્યુલ
- |     |                 |                         |
|-----|-----------------|-------------------------|
| ૨૭. | A. પેરેલલ જોડાણ | B. ડેલ્ટા જોડાણ         |
|     | C. સ્ટાર જોડાણ  | D. અહીં આપેલા એકપણ નહીં |

Thevenin's theorem can be applied to

- |     |                           |                    |
|-----|---------------------------|--------------------|
| 28. | A. DC circuit only        | B. AC circuit only |
|     | C. Both AC and DC circuit | D. None of these   |
- થૈવેનિન્સ થીયરમ નીચેના પૈકી કોને લાગુ પાડી શકાય?  
થૈવેનિન્સ થીયરમ નીચેના પૈકી કોને લાગુ પાડી શકાય?
- |     |                             |                         |
|-----|-----------------------------|-------------------------|
| ૨૮. | A. ફક્ટ ડિસી સર્કીટ         | B. ફક્ટ એસી સર્કીટ      |
|     | C. બંજો એસી અને ડિસી સર્કીટ | D. અહીં આપેલા એકપણ નહીં |

The two laws which form basic of circuit analysis were stated by

- |     |               |                    |
|-----|---------------|--------------------|
| 29. | A. Bohr's law | B. Kirchhoff's law |
|     | C. Ohm's law  | D. Faraday's law   |
- બે નિયમ જે સર્કીટ એનાલીસીસ માટે બનાવાયેલ છે .....
- |     |                 |                      |
|-----|-----------------|----------------------|
| ૨૯. | A. બોહર નો નિયમ | B. કિર્ચ્હોફ નો નિયમ |
|     | C. ઓમ નો નિયમ   | D. ફેરાડે નો નિયમ    |

"Algebraic sum of all current meeting at junction in any electric circuit is zero" is

a statement of?

- |     |               |                  |
|-----|---------------|------------------|
| 30. | A. KVL        | B. KCL           |
|     | C. Both A & B | D. None of these |
- "જંક્શન આગળ ભેગા થતા બધા કરંટ નો સરવાળો શૂન્ય થાય છે" એ ક્યા નિયમ નું  
વિધાન છે?  
૩૦. A. કેવીએલ B. કેસીએલ  
C. બંજો અ અને બ D. અહીં આપેલા એકપણ નહીં

Quality factor of inductor is

- |     |                 |                  |
|-----|-----------------|------------------|
| 31. | A. $\omega/LR$  | B. $\omega/R$    |
|     | C. $\omega L/R$ | D. None of these |

## ઇન્ડક્ટર નો ક્વોલિટી ફેક્ટર

31. A.  $\omega/LR$       B.  $\omega/R$   
 C.  $\omega L/R$       D. અહીં આપેલા એકપણ નહીં

Quality factor of capacitor is

32. A.  $\omega/CR$       B.  $1/\omega CR$   
 C.  $\omega C/R$       D. None of these

## કેપેસિટર નો ક્વોલિટી ફેક્ટર

33. A.  $\omega/CR$       B.  $1/\omega CR$   
 C.  $\omega C/R$       D. અહીં આપેલા એકપણ નહીં

Frequency at which resonance occur is known as

33. A. Inductive reactance      B. Capacitive reactance  
 C. Resonance frequency      D. None of these

જે ફિક્વાંસી આગળ રેઝોન્સ ઉદ્ભવે છે તે ફિક્વાંસી ક્યા નામે ઓળખાય છે?

33. A. ઇન્ડક્ટિવ રિએક્ટન્સ      B. કેપેસિટીવ રિએક્ટન્સ  
 C. રેઝોન્સ ફિક્વાંસી      D. અહીં આપેલા એકપણ નહીં

For series resonance power factor is

34. A. 1.2      B. 1.5  
 C. Unity      D. None of these

સીરીઝ રેઝોન્સ માટે પાવર ફેક્ટર નું મૂલ્ય

34. A. 1.2      B. 1.5  
 C. એકમ      D. અહીં આપેલા એકપણ નહીં

For parallel resonance power factor is

35. A. Unity      B. Less than unity  
 C. Greater than unity      D. None of these

પેરેલલ રેઝોન્સ માટે પાવર ફેક્ટર નું મૂલ્ય

35. A. એકમ      B. એકમ કરતા ઓછું  
 C. એકમ કરતા વધારે      D. અહીં આપેલા એકપણ નહીં

For series resonance, resonance frequency is given by

36. A.  $1/2\pi\sqrt{LC}$       B.  $1/2\pi\sqrt{\frac{1}{LC} - \frac{R^2}{L^2}}$   
 C.  $2\pi/\sqrt{LC}$       D. None of these

સીરીઝ રેઝોન્સ માટે, રેઝોન્સ ફિક્વાંસી નું સૂત્ર

36. A.  $1/2\pi\sqrt{LC}$       B.  $1/2\pi\sqrt{\frac{1}{LC} - \frac{R^2}{L^2}}$   
 C.  $2\pi/\sqrt{LC}$       D. અહીં આપેલા એકપણ નહીં

Unit of Quality factor (Q) is

37. A. No unit      B. Henratty

- C. Faraday D. None of these

કવોલીટી ફેક્ટર(Q) નો એકમ

37. A. નો એકમ B. હરી  
C. ફેરાડે D. અહીં આપેલા એકપણ નહીં

Coefficient of coupling(K) is given by

38. A.  $M/\sqrt{L_1 L_2}$  B.  $C/\sqrt{L_1 L_2}$   
C.  $R/\sqrt{L_1 L_2}$  D. None of these

કોઓફિશિઅન્ટ ઓફ કપ્ટિંગ નું સૂત્ર

39. A.  $M/\sqrt{L_1 L_2}$  B.  $C/\sqrt{L_1 L_2}$   
C.  $R/\sqrt{L_1 L_2}$  D. અહીં આપેલા એકપણ નહીં

Double tune air-core transformer has

39. A. Primary circuit has adjustable capacitive reactance B. Secondary circuit has adjustable capacitive reactance  
C. Both A & B D. None of these

દબલ ટયૂન એર-કોર ટ્રાન્સફોર્મર માટે ક્યું વાક્ય સાચું છે?

39. A. પ્રાયમરી સર્કીટ હેજ અડજેસ્ટેબલ B. સેકેન્ડરી સર્કીટ હેજ અડજેસ્ટેબલ  
કેપેસીટીવ રીએક્ટન્સ કેપેસીટીવ રીએક્ટન્સ  
C. બંજો અ અને બ D. અહીં આપેલા એકપણ નહીં

Find quality factor of inductor.  $L=50H$ ,  $\omega=2$ ,  $R=20\Omega$

40. A. 5 B. 10  
C. 20 D. 15

કવોલીટી ફેક્ટર નું મૂલ્ય ઇન્ડક્ટર માટે શોધો?  $L=50H$ ,  $\omega=2$ ,  $R=20\Omega$

40. A. 5 B. 10  
C. 20 D. 15

Find quality factor of capacitor.  $C=20F$ ,  $\omega=1$ ,  $R=5 \Omega$

41. A. 0.1 B. 0.01  
C. 0.05 D. 0.0001

કવોલીટી ફેક્ટર નું મૂલ્ય કેપેસીટર માટે શોધો?  $C=20F$ ,  $\omega=1$ ,  $R=5 \Omega$

41. A. 0.1 B. 0.01  
C. 0.05 D. 0.0001

Find bandwidth for  $f_1=100Hz$ ,  $f_2=250 Hz$

42. A. 350 Hz B. 150 Hz  
C. 50 Hz D. 100 Hz

બેન્ડવિથ નું મૂલ્ય શોધો?  $f_1=100Hz$ ,  $f_2=250 Hz$

42. A. 350 Hz B. 150 Hz

C. 50 Hz

D. 100 Hz

Attenuator is used to

A. Increase power level of input signal

B. Reduce power level of input signal

43. C.

C. Increase frequency level of input signal

D. None of these

એટેન્યુટર નો ઉપયોગ

A. ઇનપુત સીંઝલ ના પાવર લેવેલ ને વધારવા માટે

B. ઇનપુત સીંઝલ ના પાવર લેવલ ને ઘટાડવા માટે

C. ઇનપુત સીંઝલ ની ફિકવંસી લેવલ ને વધારવા માટે

D. અહીં આપેલા એકપણ નહીં

Fix attenuator is called

44. A.

Shunt

B. Pad

C. Equalizer

D. None of these

ફિક્સ એટેન્યુટર નીચેના પૈકી ક્યા નામે ઓળખાય છે?

45. A.

શન્ટ

B. પેડ

C. ઇક્વિલાયઝર

D. અહીં આપેલા એકપણ નહીં

The network design to provide compensation against distortion that occur in a signal while passing through network is called

45.

A. Resonance

B. Quality factor

C. Equalizer

D. Attenuator

જ્યારે સીંઝલ નેટવર્ક માથી પસાર થાય છે ત્યારે તેમા થતા ડિસ્ટોર્શન ને મંદ પાદવા માતે જે નેટવર્ક ડીઝાઇન કરવામા આવે છે તે ક્યા નામે ઓળખાય છે?

45.

A. રેઝોન્સ

B. ક્વોલીટી ફેક્ટર

C. ઇક્વિલાયઝર

D. એટેન્યુટર

Which is phase equalizer?

46. A.

Lattice

B. Shunt

C. Series

D. Full shunt

નીચેના પૈકી ક્યુ ફેઝ ઇક્વિલાયઝર છે?

45. A.

લેટીસ

B. શન્ટ

C. સીરીઝ

D. ફુલ શન્ટ

Which is two terminal amplitude equalizer?

47. A.

Bridge T

B. Full series

C. Full shunt

D. Series

નીચેના પૈકી ક્યુ ટુ ટમ્બિનલ એમલિટયુડ ઇક્વિલાયઝર છે?

- A. ਭਾਰਤੀ  
B. ਕੁਲ ਸੀਰੀਜ਼  
C. ਕੁਲ ਸ਼ੱਟ  
D. ਸੀਰੀਜ਼

Which is four terminal amplitude equalizer?



નીચેના પૈકી ક્યું ફોર ટમિનલ એમલિટ્યુડ ઇક્વિલાયર છે?

૪૮. A. સીરીઝ B. શન્ટ  
C. કુલ સીરીઝ D. અહીં આપેલા એકપણ નહીં

Loss in dB for attenuator is given by

49. A.  $10\log_{10}(P_i/P_o)$       B.  $20\log_{10}(P_i/P_o)$   
C.  $10\log_e(P_i/P_o)$       D. None of these

# એટેન્યુટર માટે ડેસીબલ મા લોસ શોધવાનું સૂત્ર

૪૬. A.  $10\log_{10}(P_i/P_o)$       B.  $20\log_{10}(P_i/P_o)$   
C.  $10\log_e(P_i/P_o)$       D. અહીં આપેલા એકપણ નહીં

Loss in Neper is

50. A.  $10\log_{10}(V_i/V_o)$       B.  $\log_e(V_i/V_o)$   
C.  $10\log_{10}(V_i^2/V_o^2)$       D. None of these

## નીપર મા લોસ શોધવાનું સૂત્ર

૫૦. A.  $10\log_{10}(V_i/V_o)$       B.  $\log_e(V_i/V_o)$   
           C.  $10\log_{10}(V_i^2/V_o^2)$       D. અહીં આપેલા એકપણ નહીં

Relation between dB and Neper is

51. A.  $dB = 8.686 \times \log_e N$       B.  $dB = 0.868 \times \log_e N$   
C.  $dB = 8.686 \times \log_{10} N$       D. None of these

ડેસીબલ અને નીપર વચ્ચે સબંધ દર્શાવતું સૂત્ર

૫૧. A.  $dB = 8.686 \times \log_e N$       B.  $dB = 0.868 \times \log_e N$   
C.  $dB = 8.686 \times \log_{10} N$       D. અહીં આપેલા એકપણ નહીં

Find loss in dB for  $P_i=100, P_o=10$

52. A. 20 B. 10  
C. 30 D. 15

ડેસીબલ મા લોસ શોધો.  $P_i = 100, P_o = 10$

- પર. A. 20 B. 10  
C. 30 D. 15

## Find N for D=40

53. A. 10 B. 100  
C. 200 D. None of these

N નું મૂલ્ય શોધો. D=40

- પ્રે. A. 10 B. 100  
C. 200 D. અહીં આપેલા એકપણ નહીં

Which is phase equalizer?



નીચેના પૈકી ક્યુ ફેર ઇક્વિલાયર છે?

૫૪. A. સીરીઝ B. શન્ટ  
C. બ્રિજ ટી D. અહીં આપેલા એકપણ નહીં

Equalizer is used to compensate

55. A. Uniform response of a network B. Non uniform response of network  
C. Both A & B D. None of these

ઇકવિલાયઝર નો ઉપયોગ શુ મંદ કરવા થાય છે?

- પ્ર. A. યુનિફોર્મ રિસપોન્સ ઓફ નેટવર્ક B. નોન યુનિફોર્મ રિસપોન્સ ઓફ નેટવર્ક  
C. બંજો અ અને બ D. અહીં આપેલા એકપણ નહીં

One Neper is equal to dB.

56. A. 0.1152dB B. 0.686dB  
C. 0.868dB D. None of these

૫૬. A. 0.1152dB B. 0.686dB  
C. 0.868dB D. અહીં આપેલા એકપણ નથી

It passes lower frequencies and stop high frequencies.



ਤੇ ਲੋਵਰ ਕਿਕਵਾਂਸੀ ਨੇ ਪਾਸ ਕਰੇ ਹਾਥ ਕਿਕਵਾਂਸੀ ਨੇ ਸ਼੍ਰੋਪ ਕਰੇ।



It passes certain band of frequencies



ਤੇ ਅਮਕ ਓਕਸ ਕਿਕਵਾਂਸੀ ਬੇਕ ਭੇ ਪਾਸ ਕਰੋ

૫૮. A. હાઇપાસ ફીલ્ટર B. લોપાસ ફીલ્ટર  
C. વૈન્ડોમ ફીલ્ટર D. વૈન્ડોપ્યુ ફીલ્ટર

It stop certain band of frequencies

59. It stop certain band of frequencies  
A High pass filter      B Low pass filter

તે અમૃત ચોક્કસ ફિકવંસી બેન્ડ ને સ્ટોપ કરે.



Notch filter is



## નોચ કીલ્ડર છે?



For an ideal filter in the pass band the attenuation constant  $\alpha$  should be

61. A.  $\alpha = 0$       B.  $\alpha = \infty$   
C. Both A & B      D. None of these

આદર્શ કીલ્ટર માટે પાસબેન્ડ મા એટેન્યુશન અચળ  $\alpha$  ન મળ્ય

੫੧. A.  $\alpha = 0$       B.  $\alpha = \infty$   
 C. ਘੱਝੇ ਅਤੇ ਅਨੇ ਘੱਝੇ      D. ਅਣੀ ਆਪੇਲਾ ਏਕਪਣ ਨਹੀਂ

In active filter which component is not used



એકિટવ કીલ્ડર મા ક્યા ધટક નો ઉપયોગ થતો નથી?

૬૨. A. રેજિસ્ટર B. કેપેસીટર  
C. ઈન્જિનિયર D. અણી આપેલા એકપણ નણી

In active filter input impedance is

63. A. Low B. High  
C. Both A & B D. None of these

એકિટવ કીલ્ડર મા ઇનપુટ ઇમપિડન્સ કેવો હોય છે?

੫੩. A. ਨੀਂਚੇ B. ਉੱਚੇ  
C. ਬੰਨ੍ਹੇ ਅ ਅਨੇ ਬ D. ਅਣੀ ਆਪੇਲਾ ਏਕਪਣ ਜਣੀ

In passive filter input impedance is

64. A. Low B. High  
C. Both A & B D. None of these

ਪੇਸ਼ੀਵ ਈਲੋਕਿਸ਼ਨ ਮਾਂ ਫਲਾਂਪਟ ਫਲਾਂਪਿਕਿਸ਼ਨ ਕੇਵਾਂ ਹੋਣਾ ਚਾਹੀਦਾ ਹੈ?

૫૪. A. નીચો B. ઉંચો  
          C. અંજે રાખ અને રા D. બાકી આપોત્તા રોધાવા તિંકી

65 Cut-off frequency for constant  $-K$  low pass filter is

- A.  $1/\pi\sqrt{LC}$   
 B.  $\pi/\sqrt{LC}$   
 C.  $k/\sqrt{LC}$   
 D. None of these

કોન્સટન્ટ- K લોપાસ ફીલ્ટર માતે કટ-ઓફ ફિકવંસી નું સૂત્ર

૬૫. A.  $1/\pi\sqrt{LC}$   
 B.  $\pi/\sqrt{LC}$   
 C.  $k/\sqrt{LC}$   
 D. અહીં આપેલા એકપણ નહીં

Cut-off frequency for constant -K high pass filter is

૬૬. A.  $1/\pi\sqrt{LC}$   
 B.  $1/4\pi\sqrt{LC}$   
 C.  $\pi/\sqrt{LC}$   
 D. None of these

કોન્સટન્ટ- K હાયપાસ ફીલ્ટર માતે કટ-ઓફ ફિકવંસી નું સૂત્ર

૬૭. A.  $1/\pi\sqrt{LC}$   
 B.  $1/4\pi\sqrt{LC}$   
 C.  $\pi/\sqrt{LC}$   
 D. અહીં આપેલા એકપણ નહીં

Active filter require \_\_\_\_\_ power supply.

૬૮. A. Single  
 B. Dual  
 C. Both A & B  
 D. None of these

એકિટવ ફીલ્ટર મા \_\_\_\_\_ પાવર સપ્લાય ની જરૂર પડે છે.

૬૯. A. સિંગલ  
 B. ડયલ  
 C. બંજો અ અને બ  
 D. અહીં આપેલા એકપણ નહીં

For constant k high pass filter L is

૭૦. A.  $L/4\pi f_c$   
 B.  $k/4\pi f_c$   
 C.  $C/4\pi f_c$   
 D. None of these

કોન્સટન્ટ- K હાયપાસ ફીલ્ટર માતે L શોધવાનું સૂત્ર.

૭૧. A.  $L/4\pi f_c$   
 B.  $k/4\pi f_c$   
 C.  $C/4\pi f_c$   
 D. અહીં આપેલા એકપણ નહીં

For constant k high pass filter C is

૭૨. A.  $1/4\pi f_c k$   
 B.  $k/4\pi f_c$   
 C.  $4\pi/f_c k$   
 D. None of these

કોન્સટન્ટ- K હાયપાસ ફીલ્ટર માતે C શોધવાનું સૂત્ર.

૭૩. A.  $1/4\pi f_c k$   
 B.  $k/4\pi f_c$   
 C.  $4\pi/f_c k$   
 D. અહીં આપેલા એકપણ નહીં

Passive filter circuit is

૭૪. A. Compact  
 B. Bulky  
 C. Less weight  
 D. None of these

પેસીવ ફીલ્ટર સર્કિટ કેવી હોય છે ?

૭૫. A. કોમ્પ્લેક્ટ  
 B. બલ્કી  
 C. લેસ વેઇટ  
 D. અહીં આપેલા એકપણ નહીં

\*\*\*\*\*